



طراحی کنترل کننده اینورترهای چهار ساق موازی مبتنی بر عملکرد افتی جهت تغذیه بارهای نامتعادل و غیرخطی

مجید حسین پور'، مصطفی محمدیان او علی یزدیان ورجانی ا

^۱دانشجوی دکتری مهندسی برق- قدرت دانشکده مهندسی برق و کامپیوتر، دانشگاه تربیت مدرس، تهران، ایران hoseinpour.majid@gmail.com ^۲ **نویسنده مسئول**، دانشیار مهندسی برق – قدرت دانشکده مهندسی برق و کامپیوتر، دانشگاه تربیت مدرس، تهران، ایران mohamadian@modares.ac.ir ^۳ استادیار مهندسی برق – قدرت دانشکده مهندسی برق و کامپیوتر، دانشگاه تربیت مدرس، تهران، ایران yazdian@modares.ac.ir

چکیده: در این مقاله عملکرد موازی اینورترهای سهفاز چهار ساق در حضور بارهای نامتعادل و غیرخطی به روش کنترل افتی بررسی شده است. جهت کنترل اینورترهای موازی بایستی برای اینورتر دو حلقه کنترلی داخلی جریان و خارجی ولتاژ طراحی گردد. در این مقاله جهت حصول اطمینان از عملکرد مناسب سیستم پیشنهادی در حضور بارهای نامتعادل و غیرخطی، کنترل کننده تناسبی برای حلقه داخلی جریان و کنترل کننده تناسبی-رزونانسی برای حلقه خارجی ولتاژ پیشنهاد و طراحی شده است. سیستم کنترل تقسیم توان اینورترهای موازی شامل حلقه کنترل افتی و امپدانس خروجی مجازی میباشد. سیستم پیشنهادی توانایی تغذیه بارهای متعادل، نامتعادل و غیرخطی بارهای معادن و به همراه تقسیم توان دقیق بین اینورترهای چهارساق موازی، ولتاژ سینوسی مناسبی را در دو سر بارها تامین می کند. نتایج شبیهسازی عملکرد مناسب سیستم پیشنهادی را نشان میدهند.

کلیدواژه: اینورتر چهار ساق، موازی سازی اینورترها، کنترل افتی، امپدانس مجازی

۱- مقدمه

با توجه به افزایش روزافزون تجهیزات الکترونیکی، بخش قابل ملاحظهای از بارهای منابع تغذیه بدون وقفه را بارهای غیرخطی و نامتعادل تشکیل میدهند. این بارهای غیرخطی و نامتعادل باعث اغتشاشات ولتاژ میشوند که این امر در عملکرد مناسب بارها و اینورترها تاثیر مستقیمی می گذارد. اینورترهای چهار ساق به دلیل دارا بودن یک ساق بیشتر نسبت به اینورترهای سه ساق متداول، میتوانند جریانهای توالی صفر بارهای غیرخطی و نامتعادل را از ساق چهارم عبور دهند[۱]. مزیت اینورترهای چهارسیمه نسبت به اینورترهای سه ساق متداول، میتوانند جریانهای جریان مؤلفه صفر میباشد. بارهای سهفاز نامتعادل و بارهای تکفاز عامل تولید جریان توالی صفر میباشند که در صورت استفاده از ترانسفورماتور مثلث-ستاره در خروجی اینورتر سهفاز سهسیمه، از انتقال جریان توالی صفر میباشند که در صورت استفاده از اینورتر سهفاز دارای ترانسفورماتور مثلث-ستاره با اینورتر سهفاز چهارسیمه نشان میدهد که اینورتر سهفاز چهارسیمه از دارای میشود. مقایسه قابلیت جابجایی، هزینه اولیه ساخت، قابلیت ساز گاری و راندمان کلی سیستم نسبت به اینورتر سهفاز دارای ترانسفورماتور دارای می و زنانه به اینورتر سوزه و زن، مشاهدهای است. هرچند که از نظر برخی مسایل مانند پیچیدگی ورودی و خروجی، مدیریت خطا و تعداد المانهای موجود در سیستم نسبت به اینورتر سهفاز دارای ترانسفورماتور معایبی نیز دارد[۲]، [۳].

به طور کلی برای اینورترهای چهارسیمه دو پیکربندی وجوددارد: اینورترهای سه ساق با خازنهای مجزا و اینورترهای چهار ساق که نقطه خنثی بار به مرکز ساق چهارم وصل می شود. پیکربندی اینورتر سهفاز با خازنهای مجزا سادهتر بوده و تعداد سوییچهای کمتری دارد، با این وجود تقسیم ولتاژ مناسبی بین خازنهای مجزای لینک D وجود ندارد. وجود جریان سیم خنثی قابل ملاحظه (تولید شده توسط خروجی، نیاز مبرم به کنترل و جبرانسازی آنها احساس می شود. کنترل کننده های متعادل کننده ولتاژ همانند کنترل دینامیکی جریان هیسترزیس [۴] جهت غلبه بر این مشکل پیشنهاد شده است. با این وجود عبور جریان توالی صفر همچنان می تواند در اینورتر با خازن مجزا باعث عدم تعادل ولتاژ لینک D شود. این مشکل پیشنهاد شده است. با این وجود عبور جریان توالی صفر همچنان می تواند در اینورتر با خازن مجزا بیشتر محدود گردد. در اینورتر چهارسیمه با خازن مجزا، پیک ولتاژ فاز کوچکتر یا حداکثر برابر با ولتاژ لینک D می می شد در حالیکه در اینورتر چهار ساق پیک ولتاژ خط می تواند برابر نصف ولتاژ فاز کوچکتر یا حداکثر برابر با ولتاژ لینک D می می شد در حالیکه در در بهرمبرداری ولتاژ نسبت به اینورتر چهارسیمه با خازن مجزا، پیک ولتاژ فاز کوچکتر یا حداکثر برابر با ولتاژ لینک D می می شد در حالیکه در اینورتر چهار ساق پیک ولتاژ خط می تواند برابر نصف ولتاژ لینک D باشد که از این جهت اینورتر چهارساق دارای برتری ۱۵ درصدی مریانهای فرکانس بالا از مسیرهای مرتبط با زمین مدار، اینورتر چهارساق دارای مشکلاتی است که می توان با استفاده از سلیسی در بهری داری ولتاژ نیبن می می خازن میزا میر سیم خنثی آن را حل نمود[۶]. مقایسه با خازن میزا می اینورتر چهارساق دارای مشکلاتی است که می توان با استفاده از سلین می دهد که اینورترهای هداره ای بردهای ولتاژ میرین می خرفی می در می در می می می می میزا می داره اینورتر چهارساق دارای مشکلاتی است که می توان با استفاده از سلی می می بر

اتصال موازی اینور ترهای منبع ولتاژ در طراحی سیستمهای قدرت بسیار مورد توجه قرار گرفته اند. از مزایای موازی سازی اینور ترها می توان به بهبود قابلیت اطمینان، افزایش میزان در دسترس بودن، افزایش ظرفیت توان، افزایش قدرت تحمل خطا و تعمیر و نگهداری بهتر اشاره کرد. مسایلی که بایستی در هر اتصال موازی در نظر گرفته شوند شامل مواردی نظیر تقسیم جریان برابر بین اینور ترها (در صورت یکسان بودن ظرفیت اینور ترها) و انعطاف پذیری در تغییر تعداد واحدهای موازی می باشد. روش های کنترلی مختلفی برای رسیدن به اهداف ذکر مده این از نظر نوع ارتباط بین اینور ترها به دو نوع کلی تقسیم بندی می شوند. نوع اول بر اساس روش های افتی (droop شده ارایه شده ارایه شده اند که از نظر نوع ارتباط بین اینور ترها به دو نوع کلی تقسیم بندی می شوند. نوع اول بر اساس روش های افتی (method motion) است که نوعی ارتباط بیسیم می باشد. مفهوم کنترل افتی از مشخصه افتی $P - w \ e \ Q - a$ حاکم بر شبکه قدرت نشات گرفته است. از آنجاییکه در این روش کنترلی صرفا از اطلاعات اندازه گیرهای محلی استفاده می شوند. نوع اول بر اساس روش های افتی (method است. از آنجاییکه در این روش کنترلی صرفا از اطلاعات اندازه گیرهای محلی استفاده می شود. نین روش قابلیت اطمینان بالاتر و انعطاف پذیری بیشتری را می و روش کنترلی صرفا از اطلاعات اندازه گیرهای محلی استفاده می شود، این روش قابلیت اطمینان بالاتر و انعطاف پذیری بیشتری را منجر می شود. در حالی که معایی نظیر پاسخ گذرای کند، وابستگی زیاد به ام بدانس خروجی اینور تر و مصالحه بین دقت تقسیم بودن و میزان خطای ولتاژ و فر کانس دارد. نوع دوم شامل روش های تقسیم بار لحظه هی می شود که می توان به چهار قسم کلی تقسیم بندی نمود: کنترل مرکزی، کنترل اصلی –پیرو (Master-Slav)، کنترل حلقه زنجیره ای رادن می قران به چهار قسم کلی و روش تقسیم بندی نمود: کنترل مرکزی، کنترل اصلی –پیرو (Master-Slav)، کنترل حلقه زنجیره می و روش تقسیم جریان می می کنی می ولی رو رو راه می رای کند، و روش تای را را را را را را را و روش می و رای را را را را را را را را

در کل روشهای تقسیم بار فعال میتوانند به دو گروه اصلی تقسیم جریان فعال و تقسیم توان فعال تقسیم گردند. در روش تقسیم جریان فعال هر دو مشخصه تقسیم جریان صحیح و رگولاسیون ولتاژ خروجی مناسب حاصل میشود. هر چند که این روشها نیاز به خطوط ارتباطی نسبتا سریع دارند، زیرا اطلاعات جریان باید در حلقههای کنترل با پهنای باند عریض پردازش شوند. در روشهای تقسیم توان فعال، اطلاعات توان اکتیو و راکتیو باید در کنترلکنندههای محلی به اشتراک گزارده شوند. در این مورد استفاده از خطوط ارتباطی با پهنای باند باریک کفایت میکند زیرا این سیگنالها بر روی یک سیکل خط متوسط گیری میشوند. با این وجود چون مؤلفههای هارمونیکی در محاسبه توان اکتیو و راکتیو تاثیری ندارند، روش تقسیم توان هارمونیکی در این روشها بدرستی انجام نمیشود و این روشها در تغذیه بارهای غیرخطی دچار مشکل میشوند. راه حل دیگر تکنیکهای کنترل مبتنی بر روش افتی هستند. این روشها دارای مشکلاتی مانند مصالحه تقسیم توان و رگولاسیون ولتاژ، حساسیت به عدم توازن امپدانس خطوط ارتباطی، تقسیم غیر صحیح توان هارمونیکی و پاسخ دینامیکی کند میباشند که در تحقیقات متعدد، روش های مختلفی برای رفع این معایب ارائه شده است[۸]. روش کنترل افتی با وجود مشکلات ناچیز یاد شده، از روش های جذاب در کنترل اینورترهای موازی میباشد. به خصوص در شرایطی که فاصله بین اینورترها امکان استفاده از خطوط ارتباطی را دشوار میسازد.

در موازی سازی اینور تر های سهفاز تاکنون روش های مختلفی برای جبران سازی عدم تعادل و جریان غیرخطی پیشنهاد شده است که در همه آنها از اینور تر سهفاز سهسیمه و در یک مورد از اینور تر سهفاز چهار سیمه با خازن مجزا استفاده شده است. استفاده از تئوری قاب مرجع همزمان و کنترل کننده تناسبی – انتگرالی SRF)-PI((SRF) بر روی مؤلفه توالی مثبت ولتاژ اینور تر در [۹] پیشنهاد شده است. در [۱۰] روشی بر پایه تجمیع کنترل کننده مناسبی – انتگرالی SRF(SRF) بر روی مؤلفه توالی مثبت ولتاژ اینور تر در [۹] پیشنهاد شده است. در [۱۰] روشی بر پایه تجمیع کنترل کننده می اله (۱۱] و (۱۲] و (۱۲] یو شی مثبت ولتاژ خروجی اینور تر پیشنهاد شده است. جبرانسازی جریان توالی منفی به وسیله مبدل می در [۱۰] پیشنهاد شده است. جبرانسازی جریان توالی منفی به وسیله مبدل موازی در [۱۱] و (۱۲] و به وسیله مبدل سری در [۳] پیشنهاد شده است. در [۱۴] یک روش افتی فرکانس ناشی از توان اکتیو (*P*-*f*) و افت ولتاژ ناشی از توان راکتیو (*V*-*Q*) متداول سهفاز ارایه شده است که علاوه بر کنترل سهم هر اینور تر در مؤلفه اصلی توانهای اکتیو و راکتیو، با استفاده از یک منحنی افتی ولت آمپر هار مونیکی ناشی از هدایت هارمونیکی (*H*-*Q*) سهم هر اینور تر را در تامین ولت - (*P*-*f*) و افت ولتاژ ناشی از توان راکتیو (*V*-*Q*) متداول سهفاز ارایه شده است که علاوه بر کنترل سهم هر اینور تر در مؤلفه اصلی توانهای اکتیو و راکتیو، با استفاده از یک منحنی افتی ولت - آمپر هارمونیکی ناشی از هدایت هارمونیکی (*H*-*Q*) سهم هر اینور تر را در تامین ولت - آمپر کل هارمونیکی شبکه محلی مشخص می کند. در [۵۰] یک روش افتی بر اساس توان راکتیو ناشی از توالی منفی جریان و توالی مثبت ولتاژ خط پیشنهاد شده است که توانایی تجمیع با روشهای می متداول توان اکتیو بر حسب فر کانس و توان راکتیو بر حسب ولتاژ را دارد. در [۱۹] یک روش افتی مران و توان راکتیو ناشی از توالی منفی جریان و توالی مثبت ولتاژ خط پیشنهاد شده است که توانایی تجمیع با روشهای می متداول توان اکتیو بر حسب فر کانس و توان راکتیو بر حسب ولتاژ را دارد. در [۱۹] یک روش افتی برای موازی سازی دی ور ای منه و موان و میز می می کنترل پایه -پیرو ارایه شده است. در [۱۷] یک روش فتی بر را مر کنترل پایه و می وان راکتیو بر حسب ولتاژ را در ور ای در ور ای می راز را مر کنوی را و می کنترل پایه و مرو و می

در تحقیقات انجام شده در زمینه موازیسازی اینورترهای سهفاز، همانگونه که در بالا کارهای انجام شده مرور گردید، موازیسازی اینورترهای سهفاز چهار ساق تاکنون انجام نشده و هدف از این تحقیق موازیسازی اینورترهای سهفاز چهارساق در حضور بارهای غیرخطی و نامتعادل و در شرایط ظرفیت برابر اینورترها میباشد.

با توجه به روشهای اشاره شده در زمینه موازیسازی اینورترها و بررسی مزایا و معایب هرکدام، در این مقاله فرض بر این بوده که به دلیل فاصله قابل توجه اینورترها از هم، استفاده از خطوط ارتباطی میسر نبوده و از روش کنترل افتی برای کنترل اینورترهای موازی چهارساق استفاده شده است. جهت عملکرد موازی مناسب اینورترهای سهفاز چهارساق، کنترلکننده تناسبی برای حلقه داخلی جریان و کنترلکننده تناسبی-رزونانسی برای حلقه خارجی ولتاژ در این مقاله پیشنهاد و طراحی شده است.

۲- مرور اصول روش افتی

شکل (۱) مدار معادل تکفاز اینورتر متصل به بار را نشان میدهد. توان مختلط تحویلی به بار مطابق زیر است:

$$S = P + jQ \tag{1}$$

که توانهای حقیقی و موهومی عبارتند از:

$$P = \frac{EV}{X}\sin\phi \tag{(Y)}$$

$$Q = \frac{EV\cos\phi - V^2}{X} \tag{(*)}$$



شکل ۲: مدار معادل عملکرد موازی دو اینورتر

شکل (۲) دو اینورتر با امپدانسهای خروجی سلفی متصل به بار مشترک را نشان میدهد. معمولا به دلیل مؤلفه سلفی غالب امپدانس خطوط و نیز اندوکتانس بزرگ فیلتر خروجی اینورتر، امپدانس خروجی اینورتر به صورت سلفی در نظر گرفته میشود. البته این فرض همواره درست نبوده و در برخی مقالات امپدانس خروجی اینورتر به صورت اهمی-سلفی در نظر گرفته شده است [۱۸]. در این بخش جهت ساده سازی اینورتر، از قسمت اهمی امپدانس خروجی اینورتر صرفنظر شده است.

مفهوم کنترل افتی از تئوری سیستمهای قدرت برگرفته شده است که تقسیم بار بین ژنراتورهای مختلف شبکه قدرت بر اساس مؤلفه افتی فرکانس بر حسب توان اکتیو (P-@) و ولتاژ بر حسب توان راکتیو (E-Q) صورت میگیرد. این مفهوم برای عملکرد موازی اینورترها استفاده شده است. همانگونه که در (۲) و (۳) مشخص است، توان اکتیو میتواند با تغییر زاویه فاز ¢ کنترل شود که میتواند از فرکانس زاویهای @ حاصل شود، و نیز اندازه ولتاژ B بر روی توان راکتیو Q مؤثر است. به منظور کنترل توانهای حقیقی و موهومی (مطابق شکل (۳)) روابط افتی مطابق زیر تعریف میشود [۸]:

$$\omega = \omega^* - mP \tag{(f)}$$

$$E = E^* - nQ \tag{(a)}$$

افزایش ضرایب افتی منجر به بهبود عملکرد تقسیم توان میشود در حالیکه دقت تنظیم ولتاژ کاهش مییابد. بنابراین بایستی مصالحهای بین این دو مورد متضاد صورت پذیرد.



البته روش های جدیدتری برای کنترل دقیق تقسیم بار و تنظیم ولتاژ در مقالات سال های اخیر ارایه شده است که کنترل افتی فرکانس بر حسب توان راکتیو (arphi - Q) و ولتاژ بر حسب توان اکتیو (E - P) و استفاده از امپدانس مقاومتی مجازی از جمله آنها میباشند [۱۹]-[۲۰].

۳- پیکربندی سیستم

شکل (۴) پیکربندی سیستم پیشنهادی را نشان میدهد. دو اینورتر سهفاز چهار ساق جهت عملکرد موازی در این شکل در نظر گرفته شده-اند. اینورترهای موازی از طریق یک خط انتقال توان به بارهای نامتعادل و غیرخطی وصل شدهاند. هدف کنترلی در این سیستم تأمین ولتاژ مناسب بر روی بارها و تقسیم یکسان جریان نامتعادل و هارمونیکی بارها بین اینورترها میباشد. کلیدزنی هر اینورتر چهار ساق به منظور سادگی در کنترل و پیادهسازی به روش مدولاسیون Carrier-Based انجام شده است.



شکل ۴: دو اینورتر چهارساق موازی

٤- استراتژی کنترل اینور تر چهار ساق

جهت دستیابی به عملکرد مناسب اینورترهای چهارساق موازی، در ابتدا عملکرد یک اینورتر چهارساق مورد مطالعه قرار گرفته و موارد لازم در کنترل و طراحی پارامترهای آن بررسی شده است.

٤-١- ساختار کلی

شکل (۵) ساختار یک حلقه کنترل ولتاژ را نشان میدهد. این ساختار کنترلی نیازی به سنسور جریان ندارد ولی دسترسی به پاسخ گذرا و دایمی با حد پایداری دقیق را مشکل میسازد. سیستم کنترلی چند حلقهای مطابق شکل (۶) میتواند اهداف اشاره شده در فوق را برآورده سازد.



شکل ۶: کنترل چند حلقهای با حلقه داخلی جریان

برای حلقه کنترل داخلی جریان استفاده از یک کنترلکننده تناسبی کفایت میکند. اگرچه این کنترلکننده تناسبی شیفت فاز قابل ملاحظهای در فرکانس عملکرد سیستم ایجاد میکند. به منظور جبرانسازی شیفت فاز و خطای ماندگار ناچیز، استفاده از گین بزرگی در حلقه کنترل خارجی ولتاژ اجتناب ناپذیر خواهد بود. در این مقاله، جهت دسترسی به ضریب بهره حالت ماندگار بزرگ از کنترل کننده تناسبی-رزونانسی در قاب مرجع ساکن استفاده شده است[۲۱]. در ضمن در کنترلکننده های چند حلقهای، پهنای باند کنترل کننده ولتاژ از حد مشخصی نمی تواند تجاوز کند. از این رو کنترلکننده داخلی جریان نقش مهمی در میراسازی نوسانات رزونانسی ناشی از فیلتر LC خروجی دارد.

٤-٢- حلقه کنترل جریان داخلی و میراسازی نوسانات رزونانسی

به منظور میراسازی نوسان رزونانسی بهتر و نیز حفاظت مناسب تر مدار قدرت، جریان سلف (I_L) به عنوان متغیر حلقه جریان در نظر گرفته شده است[۲۲]. شکل (۷) پیکربندی حلقه جریان شامل کنترلکننده تناسبی را نشان میدهد. V_i بیانگر ولتاژ خروجی اینورتر و I_L(s)/V_i(s) تابع تبدیل سیستم است در شرایطی که از ورودی اغتشاش I₀ صرفنظر شده باشد. تابع تبدیل سیستم مطابق زیر است:

$$\frac{I_L(s)}{V_i(s)} = \frac{sC}{1 + s^2 LC} \tag{9}$$

که پایدار مرزی بوده و در معرض نوسان رزونانسی میباشد. از رابطه فوق تابع تبدیل حلقه بسته مطابق زیر به دست میآید:

$$\frac{I_L(s)}{I_L^*(s)} = \frac{sK_cGC}{1 + sK_cGC + s^2LC} \tag{V}$$

در رابطه فوق، K_c ضریب کنترل کننده جریان، G ضریب مبدل و I_L^* مرجع جریان سلف میباشند. رابطه فوق به وضوح بیان می کند که در صورت افزایش ضریب کنترل کننده جریان، میرایی بهتری در نوسانات رزونانسی حاصل میشود. در شکل (۸) مکان هندسی ریشه برای مقادیر مختلف K_c نشان داده شده است که برای $0.104 \leq K_c$ رفتار نوسانی سیستم به طور کامل برطرف میشود. تابع تبدیل حلقه بسته رابطه فوق جهت طراحی حلقه خارجی مطابق رابطه زیر تخمین زده میشود:

$$\frac{I_{L}(s)}{I_{L}^{*}(s)} \approx \frac{sC}{1 + sK_{c}GC} \tag{A}$$

از آنجا که مقدار قابل توجهی خطای فاز و اندازه در حلقه جریان وجود دارد، از این رو تخمین فوق درست میباشد. شکل (۹) دیاگرام Bode تابع تبدیل حلقه بسته حلقه جریان داخلی را نشان میدهد که بیانگر وجود خطای زیاد در اندازه و فاز است.



شکل ۷: حلقه داخلی جریان و سیستم مورد نظر



٤-٣- حلقه ولتاژ خارجي و تحليل پايداري

با توجه به تابع ضریب حلقه جریان داخلی مطابق شکل (۹)، به نظر میرسد که با استفاده از کنترل کننده تناسبی انتگرالی (PI) با پهنای باند بالا میتوان ولتاژ را کنترل نمود که در چنین مواردی، ضریب dc حلقه بایستی بینهایت باشد. وجود ضریب dc بالا موجب ایجاد مشکل فوق مدولاسیون میشود. بنابراین جهت دستیابی به نقطه عملکرد مناسب با کارایی مناسب در حالت پایدار، بایستی از روشهایی به غیر از روشهای متداول مانند کنترل کننده PI استفاده نمود.



شکل ۱۰: کنترل کننده تناسبی-رزونانسی برای مؤلفه اصلی

شکل (۱۰) ساختار حلقه ولتاژ خارجی شامل کنترلکنندههای تناسبی–رزونانسی را نشان میدهد. به دلیل محدودیتهای پیادهسازی، استفاده از کنترلکننده رزونانسی کامل عملی نیست[۲۳]. شکل (۱۰) کنترلکننده رزونانسی تقریبی با فرکانس قطع æ_{cur} را نشان میدهد. خروجی کنترلکننده ولتاژ به عنوان ورودی مرجع کنترلکننده داخلی جریان ([I^{*}]) میباشد. شکل (۱۰) همچنین به طور تقریبی بیانگر تابع تبدیل حلقه جریان (مطابق رابطه (۸)) میباشد در حالیکه جریان بار (I₀) به عنوان ورودی اغتشاش محسوب میشود. با صرفنظر از ورودی اغتشاش، معادله مشخصه حلقه خارجی ولتاژ مطابق (۹) مشخص میشود.

$$s^{3}K_{c}GC + s^{2}\left\{1 + K_{p} + 2\omega_{cut}K_{c}GC\right\} + s\left\{\left(2 + 2K_{c} + K_{i}\right)\omega_{cut} + \omega_{0}^{2}K_{c}GC\right\} + \omega_{0}^{2}\left(1 + K_{p}\right) = 0$$
(9)

در رابطه فوق M_i ، K_i به ترتیب ضریب تناسبی، ضریب رزونانسی کنترل کننده تناسبی-رزونانسی و ω_{cut} و ω_a به ترتیب فرکانس قطع کنترل کننده تناسبی-رزونانسی و فرکانس مؤلفه اصلی مدار میباشند. ناحیه پایدار با استفاده از تست راث مطابق (۱۰) مشخص می شود. به ازای تمام مقادیر ممکن $0 < K_p$ و $0 > K_i$ هیچ تغییر علامتی در سطر اول به وجود نمی آید و سیستم به ازای تمام مقادیر K_i و K_i پایدار است. از اینرو دستیابی به پاسخ حالت ماندگار در فرکانس مؤلفه اصلی امکان پذیر است. ساختار کنترل کننده نشان داده شده در شکل (۱۰) یک معادل تکفاز برای کنترل کننده سه فاز می باشد. جهت دسترسی به اهداف مورد نظر در مقاله، این کنترل کننده بایستی بتواند علاوه بر شرایط متعادل، در شرایط نامتعادل نیز درست عمل نماید.

$$s^{3} : K_{c}GC \qquad (2+2K_{c}+K_{i})\omega_{cut}+K_{c}GC\omega_{0}^{2}$$

$$s^{2} : 1+K_{p}+2\omega_{cut}K_{c}GC \qquad \omega_{0}^{2}(1+K_{p})$$

$$s^{1} : (2+2K_{c}+K_{i})\omega_{cut}+\frac{2\omega_{cut}(K_{c}GC\omega_{0})^{2}}{1+K_{p}+2\omega_{cut}K_{c}GC} \qquad 0$$

$$s^{0} : \omega_{0}^{2}(1+K_{p}) \qquad 0$$

٤-٤- كنترل در شرايط بار نامتعادل و غيرخطي

در بارهای غیرخطی مانند بارهای دارای یکسوساز، ولتاژ خروجی علاوه بر هارمونیک اصلی حاوی مقادیر قابل توجهی از هارمونیکهای سوم، پنجم و هفتم نیز خواهد بود. ساختار کنترلی شکل (۱۰) توانایی حذف اثرات اغتشاشی جریان بار بر روی ولتاژ خروجی را ندارد. برای حل این مشکل مطابق شکل (۱۱) سه کنترل کننده مجزای رزونانسی برای مؤلفههای سوم، پنجم و هفتم در حلقه خارجی ولتاژ در نظر گرفته شده است. کنترل کننده تناسبی-رزونانسی به دلیل رزونانس در فرکانسهای ۵٫۵ م۵٫۵ م۳۵، م۳۵ برای بارهای خطی، غیرخطی و هارمونیکی مناسب است. تابع تبدیل کنترل کننده ولتاژ مطابق (۱۱) میباشد:

$$G_{v}(s) = \frac{K_{i1}\omega_{cut1}s}{s^{2} + 2\omega_{cut1} + (\omega_{0})^{2}} + \frac{K_{i3}\omega_{cut3}s}{s^{2} + 2\omega_{cut3} + (\omega_{0})^{2}} + \frac{K_{i5}\omega_{cut5}s}{s^{2} + 2\omega_{cut5} + (\omega_{0})^{2}} + \frac{K_{i7}\omega_{cut7}s}{s^{2} + 2\omega_{cut7} + (\omega_{0})^{2}} + K_{p}$$
(11)

در رابطه فوق K_p ضریب ثابت تناسبی و K_{i3} ، K_{i3} و K_{i5} به تر تیب ضرایب رزونانس متناسب با ω_0 ، ω_0 ، ω_0 ، ω_0 ، ω_{cut} در ضمن ω_{cut} ، ω_{cut} ، ω_{cut} ، ω_{cut} در ضمن ω_{cut} ، ω_{cut} ، ω_{cut} ، ω_{cut} ، ω_{cut} ، ω_{cut} در ضمن ω_{cut} ، ω_{cut} , $\omega_{$

در شکل (۱۱) خطای ولتاژ به کنترلکننده تناسبی-رزونانسی اعمال شده و خروجی آن جهت دستیابی به حلقه ولتاژ پایدارتر به جبرانساز lead-lag[۲۱] اعمال شده است. پاسخ دینامیکی سیستم با در نظر گرفتن یک حلقه کنترل جریان سلف میتواند بهبود یابد. کنترل کننده جریان از نوع تناسبی فرض شده که ضریب تناسبی مطابق (۷) محاسبه میشود:

$$K_c = \frac{L}{G\Delta T} \tag{11}$$

دررابطه فوق L اندوکتانس خروجی هر فاز اینورتر، G ضریب مبدل و Δ۲ زمان نمونهبرداری میباشد. خروجیهای کنترلکنندههای جریان به ولتاژهای خازنهای خروجی اضافه میشوند تا ولتاژهای سهفاز مرجع اینورتر چهارساق حاصل شوند.



شکل ۱۱: کنترل کننده تناسبی-رزونانسی مؤلفههای اصلی و هارمونیکی



شکل ۱۲: دیاگرام Bode حلقه ولتاژ برای مقادیر مختلف *K*_{i3} و K_{i5} شکل

با تمرکز بر بخش کنترل کننده می توان با توجه به رابطه (۱۱) رابطه (۱۳) را بیان نمود:

$$V_{i} = \left[\left(V_{c}^{*} - V_{c} \right) G_{v} \left(s \right) LL \left(s \right) - I_{L} \right] K_{c} G$$

$$(17)$$

که LL(s) تابع تبدیل جبرانساز lead-lag ولتاژ خازن خروجی اینورتر و V_c^* ولتاژ مرجع خازن خروجی اینورتر میباشد. با ترکیب LL(s) روابط (۱۲) و (۱۳) و جاگذاری $I_L = I_o + sCV_c$ رابطه (۱۴) حاصل خواهد شد:

$$V_c = G(s)V_c^* - Z_o(s)I_o \tag{14}$$

که G(s) و Z_o(s) به ترتیب تابع تبدیل کنترل و تابع تبدیل امپدانس خروجی اینورتر میباشند که مطابق روابط زیر قابل بیان هستند:

$$G(s) = \frac{G_{v}(s)LL(s)k_{c}G}{1 + (r_{L} + k_{c}G)Cs + LCs^{2} + G_{v}(s)LL(s)k_{c}G}$$
(10)

$$Z_{o}(s) = \frac{r_{L} + k_{c}G + sL}{1 + (r_{L} + k_{c}G)Cs + LCs^{2} + G_{v}(s)LL(s)k_{c}G}$$
(19)

در (١٥)، (G(s) تابع تبديل حلقه بسته حلقه ولتاژ ميباشد. تابع تبديل حلقه باز حلقه ولتاژ مطابق (١٧) خواهد بود:

$$G_{op}(s) = \frac{G_{v}(s)LL(s)k_{c}G}{1 + (r_{L} + k_{c}G)Cs + LCs^{2}}$$
(1V)

٥- عملکرد موازی اینورترهای چهار ساق

در این مقاله هدف کنترلی تقسیم جریان بارهای نامتعادل و غیرخطی خروجی اینورترها به صورت یکسان میباشد به نحوی که ولتاژ مناسبی بر روی بارهای خروجی وجود داشته باشد. در این بخش برای بررسی عملکرد موازی اینورترهای چهار ساق، ابتدا محاسبه توان حقیقی و موهومی هر فاز مورد بررسی قرار گرفته و سپس مشخصه افتی توان حقیقی و موهومی سهفاز بررسی شده و پس از آن تولید ولتاژ مرجع با استفاده از حلقه امپدانس خروجی مجازی مورد بررسی قرار گرفته است.

0-1- محاسبه توان حقیقی و موهومی هر فاز

توانهای حقیقی و موهومی تولیدی توسط مجموعه اینورترها توسط سیگنالهای اندازه گیری شده ارزیابی و تخمین زده میشوند. ولتاژ خازن خروجی اینورتر V_c و جریان خروجی مجموعه اینورترها I_o جهت تعیین توان لحظهای حقیقی و موهومی مطابق زیر استفاده می-شوند:

$$P_i = V_c I_o$$

$$Q_i = -V_c I_o \left(-90^\circ\right)$$
(1A)

که در رابطه فوق P_i توان حقیقی لحظهای و Q_i بیانگر توان موهومی لحظهای میباشد. شیفت فاز ۹۰- درجه جهت محاسبه توان موهومی مورد نیاز است. جهت حذف مؤلفههای نوسانی P_i و Q_i از فیلتر پایین گذری استفاده شده است که فرکانس قطع آن برابر یک دهم فرکانس شبکه درنظر گرفته شده است.

٥-٢- مشخصه افتي توان حقيقي و موهومي سهفاز

مقادیر توان حقیقی و موهومی سهفاز (P_{3ph} و Q_{3ph}) را میتوان از مجموع مقادیر توان حقیقی و موهومی هر فاز به دست آورد. این مقادیر توانهای حقیقی و موهومی به دلیل استفاده از فیلترهای پایین گذر در محاسبه مقادیر تکفاز توانها، هیچ مؤلفه نوسانی نخواهند داشت و از این رو میتوانند بیانگر مؤلفه مثبت توانهای حقیقی و موهومی باشند. مقادیر فرکانس و اندازه ولتاژ مرجع هر فاز با استفاده از P_{3ph} و Q_{3ph} مطابق زیر قابل محاسبه است:

$$E_{m}^{*} = E^{*} - nP_{3ph} = E^{*} - n(P_{a} + P_{b} + P_{c})$$

$$\omega_{ref} = \omega^{*} + mQ_{3ph} = \omega^{*} + m(Q_{a} + Q_{b} + Q_{c})$$
(19)

در رابطه فوق n و m به ترتیب ضرایب افتی توانهای اکتیو و راکتیو ، E^* و ${}^{\otimes}$ به ترتیب مقادیر مرجع ولتاژ فاز اینورتر و فرکانس اینورتر میباشند. در رابطه فوق مشخصات افتی، منجر به تعیین زاویه فاز و اندازه ولتاژ اینورترها میشوند که این مقادیر دستیابی به وضع تعادل جهت حذف کامل جریان چرخشی در حالت پایدار را تضمین میکنند [۱۷]. ٥-٣- توليد ولتاژ مرجع با استفاده از حلقه امپدانس خروجي مقاومتي مجازي

با استفاده از اندازه ولتاژ (E_m^*) و فركانس ($arphi_{ref}$) توليد شده از بخش قبل، ولتاژ مرجع هر فاز بر اساس روابط زير حاصل مي شود:

$$\begin{bmatrix} V_{ca}^{*} \\ V_{cb}^{*} \\ V_{cc}^{*} \end{bmatrix} = \begin{bmatrix} E_{m}^{*} \sin\left(\omega_{ref}t\right) - R_{D}I_{oa} \\ E_{m}^{*} \sin\left(\omega_{ref}t - 120^{\circ}\right) - R_{D}I_{ob} \\ E_{m}^{*} \sin\left(\omega_{ref}t + 120^{\circ}\right) - R_{D}I_{oc} \end{bmatrix}$$
(Y ·)

در رابطه فوق R_D بیانگر امپدانس خروجی مقاومتی مجازی میباشد.

شکل (۱۳) نشانگر بلوک دیاگرام حلقه کنترل ولتاژ اینورتر چهار ساق بر اساس کنترل تناسبی-رزونانسی میباشد. بلوک دیاگرام سیستم کنترل اینورترهای موازی چهار ساق مبتنی بر روش افتی جهت تولید ولتاژ مرجع اینورترها در شکل (۱۴) نشان داده شده است.



شکل ۱۳: بلوک دیاگرام سیستم کنترل مبتنی بر روش افتی



شکل ۱۴: بلوک دیاگرام سیستم کنترل مبتنی بر روش افتی

۲- نتایج شبیهسازی

به منظور برررسی صحت عملکرد سیستم پیشنهادی، عملکرد دو اینورتر چهارساق موازی در حضور بار غیرخطی و هارمونیکی در محیط Matlab\Simulink شبیهسازی شده است. پارامترهای مدار قدرت و پارامترهای کنترلی اینورترها در جدول (۱) موجود میباشند.

جهت بررسی عملکرد دینامیکی سیستم پیشنهادی، در بازه زمانی صفر تا ۰/۱ ثانیه یک بار غیرخطی به مجموعه اینورترها متصل میباشد و در لحظه ۰/۱ ثانیه یک بار نامتعادل به بار اول اضافه میشود. جهت مقایسه عملکرد سیستم کنترل افتی اعمالی در این مقاله که کنترل افتی فرکانس بر حسب توان راکتیو ($Q-\omega$) و ولتاژ بر حسب توان اکتیو (P-E) میباشد، با سیستمهای متداول افتی فرکانس بر حسب توان اکتیو ($P-\omega$) و ولتاژ بر حسب توان راکتیو (E-Q)، سیستم متداول افتی برای اینورترهای سهفاز چهارساق شبیهسازی شده و نتایج تقسیم جریان دو سیستم با هم مقایسه شدهاند.

شکل (۱۵) ولتاژ سهفاز تولیدی توسط مجموعه اینورترهای موازی را نشان میدهد. همانگونه که در شکل مشاهده میشود با وجود بارهای غیرخطی و نامتعادل، ولتاژ تولیدی به صورت سهفاز سینوسی میباشد.



شکل ۱۵: ولتاژ خروجی اینورترهای چهار ساق موازی

مقادير	پارامترهای شبیهسازی
۳۸ • <i>v</i>	ولتاژ خط خروجی (V_o)
۵ kHz	فرکانس کلیدزنی (f)
۲/۲ <i>m</i> H	سلف خروجي هر فاز (L)
۰/۱Ω	مقاومت خروجي هر فاز (R)
$\cdots \mu F$	خازن خروجي هر فاز (C)
۸ v	ولتاژ لینک DC
$1/YA \Omega$	$\langle k_c)$ ضریب کنترل کننده تناسبی حلقه داخلی جریان (
\cdot/\cdot its Ω^{-1}	ضریب تناسبی کنترلکننده حلقه ولتاژ (k_p)
$1/\Lambda \Omega^{-1}$	ضریب کنترل کننده رزونانسی در مؤلفه اصلی (k_i)
$\mathcal{P}\Omega^{-1}$	ضریب کنترل کننده رزونانسی در هارمونیک سوم (k _{i3})
$\mathcal{P} \Omega^{-1}$	ضریب کنترل کننده رزونانسی در هارمونیک پنجم (k _{i5})
$\mathcal{P} \Omega^{-1}$	ضریب کنترل کننده رزونانسی در هارمونیک هفتم (k _{i7})
* 1/ f 1 <i>rad</i> / sec	فرکانس قطع کنترلکننده رزونانسی در مؤلفه اصلی (<i>@_{cutl})</i>
9F/YT rad / sec	$(arphi_{cut3})$ فرکانس قطع کنترل کننده رزونانسی در هارمونیک سوم (
$\Delta V / \cdot A rad / sec$	فرکانس قطع کنترلکننده رزونانسی در هارمونیک پنجم (@ _{cut5})
119/9 <i>rad</i> / sec	فرکانس قطع کنترلکننده رزونانسی در هارمونیک هفتم (ω_{cut7})
hh μ sec	$(au_{oldsymbol{lpha}})$ lead-lag ضريب ثابت كنترل كننده
$10 \mu \mathrm{sec}$	$(au_{oldsymbol{eta}})$ lead-lag ضريب ثابت كنترل كننده
۱/A×۱۰ ^{-۳}	ضريب افتي توان حقيقي (n)
rad/sec/VAR	
$1/A \times 1 \cdot V/W$	ضريب افتي توان موهومي (m)
•/δ Ω	امپدانس مقاومتی مجازی (R _D)



در شکل (۱۶) جریان کشیده شده توسط بارها نشان داده شده است. همانگونه که در شکل مشخص است در لحظه ۰/۱ ثانیه یک بار نامتعادل به بار غیرخطی اضافه شده است. از شکل زیر علاوه بر عملکرد مناسب در تغذیه بارها، عملکرد دینامیکی مناسب در لحظه ۰/۱ ثانیه نیز قابل مشاهده است.





شکل ۱۶: جریان سهفاز بارهای غیرخطی و نامتعادل خروجی اینورترهای چهار ساق موازی

شکل ۱۷: جریان یک فاز هر کدام از اینورترهای موازی با ظرفیت یکسان و جریان فاز کل کشیده شده از مجموعه

در شکل (۱۷) جریان خروجی هر کدام از اینورترها و نیز جریان کل کشیده شده از مجموعه برای یکی از فازها نشان داده شده است. در این شکل با توجه به ظرفیت برابر دو اینورتر، جریان خروجی دو اینورتر کاملا با هم برابر بوده و بر روی هم منطبق هستند. از این شکل می-توان نتیجه گرفت که سیستم کنترلی به نوعی عمل مینماید که هیچ جریان چرخشی بین اینورترها وجود ندارد. در شکل (۱۸) جریان سه-فاز خروجی هر کدام از اینورترها نشان داده شده است و در شکل (۱۹) جریان سیم خنثی نشان داده شده است که این دو شکل نیز بیانگر عملکرد دقیق سیستم کنترلی در تقسیم جریان بین دو اینورتر میباشد.

جهت مقایسه عملکرد سیستم کنترل افتی مبتنی بر امپدانس مجازی با سیستم افتی متداول (P−Ø) و (E−Q)، عملکرد موازی اینورترهای چهارساق با کنترل افتی متداول مورد بررسی قرار گرفته که شکل (۲۰) بیانگر نحوه تقسیم توان تحت سیستم کنترل افتی متداول میباشد. همانگونه که در شکل مشخص است، این سیستم کنترلی تقسیم جریان دقیقی بین اینورترها ایجاد ننموده و در لحظات عبور از صفر که بار خروجی برابر صفر میباشد، شاهد جریان مثبت برای یک اینورتر و جریان منفی برای اینورتر بعدی میباشیم که این امر نشانگر وجود جریان چرخشی بین دو اینورتر میباشد.

۷- نتیجه گیری

در این مقاله طراحی کنترل کننده اینورترهای سهفاز چهار ساق موازی در حضور بارهای نامتعادل و غیرخطی پیشنهاد شده است. بدین منظور برای دستیابی به عملکرد مناسب سیستم پیشنهادی در حضور بارهای نامتعادل و غیرخطی، کنترل کننده تناسبی برای حلقه داخلی جریان و کنترل کننده تناسبی-رزونانسی برای حلقه خارجی ولتاژ پیشنهاد شده و پارامترهای کنترل کنندهها مرحله به مرحله طراحی شدهاند. با فرض وجود فاصله زیاد بین واحدهای اینورتری، روش کنترل افتی با استفاده از امپدانس مجازی مقاومتی خروجی جهت موازیسازی اینورترها استفاده شده است. سیستم پیشنهادی توانایی تغذیه بارهای متعادل، نامتعادل و غیرخطی را داشته و به همراه تقسیم جریان دقیق بین اینورترها استفاده شده است. سیستم پیشنهادی توانایی تغذیه بارهای متعادل، نامتعادل و غیرخطی را داشته و به همراه تقسیم جریان دقیق بین دهد.



شکل ۱۸: جریان سهفاز دو اینورترهای موازی (الف و ب)

٨٩



۸- مراجع

- [1] Eyyup Demirkutlu, Suileyman Qetinkaya, Ahmet M. Hava, "Output Voltage Control of A Four-Leg Inverter Based Three-Phase UPS by Means of Stationary Frame Resonant Filter Banks", European Conference on Power Electronics and Applications, pp. 1-10, 2007.
- [2] Comparison Transformerless to Transformer-based UPS Design, EMERSON Network Power.
- [3] M. Prodanovi´c and T.C. Green, "Control and filter design of three-phase inverters for high power quality grid connection," IEEE Trans. Power Electron., vol. 18, no. 1, pp. 373–380, 2003.
- [4] P. Verdelho and G. D. Marques, "Four-wire current-regulated PWM voltage converter," IEEE Trans. Ind. Electron., vol. 45, no. 5, pp. 761–770, Oct. 1998.
- [5] Jun Liang, Tim C. Green, Chunmei Feng, George Weiss, "Increasing Voltage Utilization in Split-Link, Four-Wire Inverters", IEEE Trans. Ind. Electron. vol. 24, no. 6, pp. 1526-1569, June 2009.
- [6] J. De Kooning, B. Meersman, T. Vandoorn, B. Renders, L. Vandevelde, "Comparison of Three-Phase Four-Wire Converters for Distributed Generation", 45th International Universities Power Engineering Conference (UPEC), pp. 1-6, 2010.
- [7] J.M. Guerrero, J. Matas, Luis Garcia de Vicuna, M. Castilla, J. Miret, "Decentralized Control for Parallel Operation of Distributed Generation Inverters Using Resistive Output Impedance", IEEE Trans. Ind. Electron., vol. 54. No. 2, 2007.

DOR: 20.1001.1.23223146.1392.1.2.3.1

- [8] Josep M. Guerrero, Lijun Hang, Javier Uceda, "Control of Distributed Uninterruptible Power Supply Systems", IEEE Trans. Ind. Electron., vol. 55, no. 8, pp. 2845 2859, 2008.
- [9] M. Illindala and G. Venkataramanan, "Control of distributed generation systems to mitigate load and line imbalances," in Proc. 33rd Annu. IEEE PESC, 2002, pp. 2013–2018.
- [10] P. Hsu and M. Behnke, "A three-phase synchronous frame controller for unbalanced load," in Proc. 29th Annu. IEEE PESC, 1998, pp. 1369–1374.
- [11] Y. Li, D. M. Vilathgamuwa, and L. P. Chiang, "Microgrid power quality enhancement using a three-phase four-wire grid-interfacing compensator," IEEE Trans. Ind. Appl., vol. 41, no. 6, pp. 1707–1719, Nov./Dec. 2005.
- [12] H. S. Song and K. H. Nam, "Dual current control scheme for PWM converter under unbalanced input voltage conditions," IEEE Trans. Ind. Electron., vol. 46, no. 5, pp. 953– 959, Oct. 1999.
- [13] W. C. Lee, T. K. Lee, and D. S. Hyun, "A three-phase parallel active power filter operating with PCC voltage compensation with consideration for an unbalanced load," IEEE Trans. Power Electron., vol. 17, no. 5, pp. 807–814, Sep. 2002.
- [14] Tzung-Lin Lee, Po-Tai Cheng, "Design of a New Cooperative Harmonic Filtering Strategy for Distributed Generation Interface Converters in an Islanding Network", IEEE Trans. Power Electron., vol. 22, no. 5, pp. 1919-1927, 2007.
- [15] Po-Tai Cheng, Chien-An Chen, Tzung-Lin Lee, Shen-Yuan Kuo, "A Cooperative Imbalance Compensation Method for Distributed-Generation Interface Converters", IEEE Trans. Ind. App., vol. 45, no. 2, 2009.
- [16] S.M. Dehghan, A. Ale Ahmad, R. Lourakzadegan, M. Fazeli, M. Mohamadian, A. Abrishamifar, "A High Performance Controller for Parallel Operation of three-Phase UPSs Powering Unbalanced and Nonlinear Loads", Power Electronics, Drive Systems and Technologies Conference (PEDSTC), pp. 433 438, 2011.
- [17] Dipankar De and Venkataramanan Ramanarayanan, "Decentralized Parallel Operation of Inverters Sharing Unbalanced and Nonlinear Loads", IEEE Trans. Power Electron., vol. 25, no. 12, pp. 3015-3025, Dec. 2010.
- [18] J. M. Guerrero, J. Matas, L. García de Vicuña, M. Castilla, and J. Miret, "Decentralized control for parallel operation of distributed-generation inverters using resistive output impedance," IEEE Trans. Ind. Electron., vol. 54, no. 2, pp. 994–1004, Apr. 2007.
- [19] J.C. Vasquez, J.M. Guerrero, M. Savaghebi, J. Eloy-Garcia, R. Teodorescu, "Modeling, Analysis, and Design of Stationary-Reference-Frame Droop-Controlled Parallel Three-Phase Voltage Source Inverters", IEEE Trans. Ind. Electron., vol. 60, no. 4, pp. 1271-1280, Apr. 2013.
- [20] J.M. Guerrero, M. Chandorkar, T. Lee, P.C. Loh, "Advanced Control Architectures for Intelligent Microgrids—Part I: Decentralized and Hierarchical Control", IEEE Trans. Ind. Electron., vol. 60, no. 4, pp. 1254 - 1262, Apr. 2013.
- [21] Dipankar De and Venkataramanan Ramanarayanan, "A Proportional + Multiresonant Controller for Three-Phase Four-Wire High-Frequency Link Inverter", IEEE Trans. Power Electron., vol. 25, no. 4, pp. 899-906, April 2010.
- [22] Y. W. Li, "Control and resonance damping of voltage-source and current source converters with LC filters," IEEE Trans. Ind. Electron., vol. 56, no. 5, pp. 1511–1521, May 2009.

Downloaded from jnsee.sut.ac.ir on 2025-02-11

[23] Y. W. Li, F. Blaabjerg, D. M. Vilathgamuwa, and P. C. Loh, "Design and comparison of high performance stationary-frame controllers for DVR implementation," IEEE Trans. Power Electron., vol. 22, no. 2, pp. 602–612, Mar. 2007.